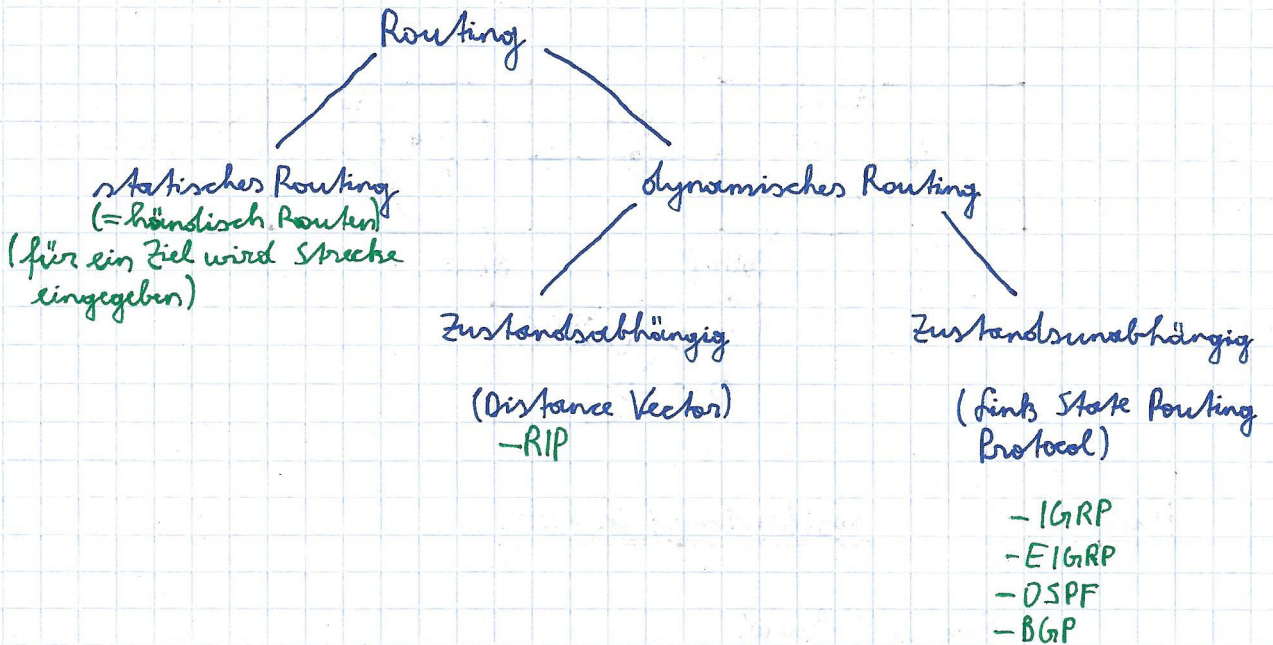
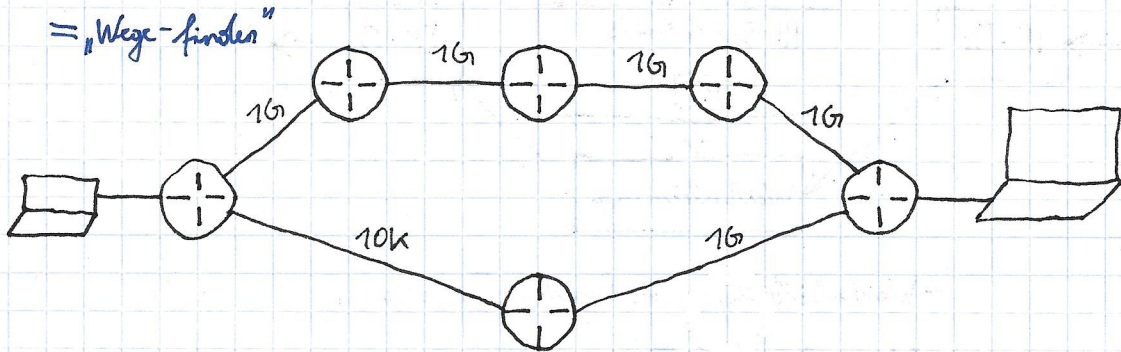


Stoll

Dyn. Routing



Routing Br. $\iff$ Routed Protokolle

RIP
OSPF
...

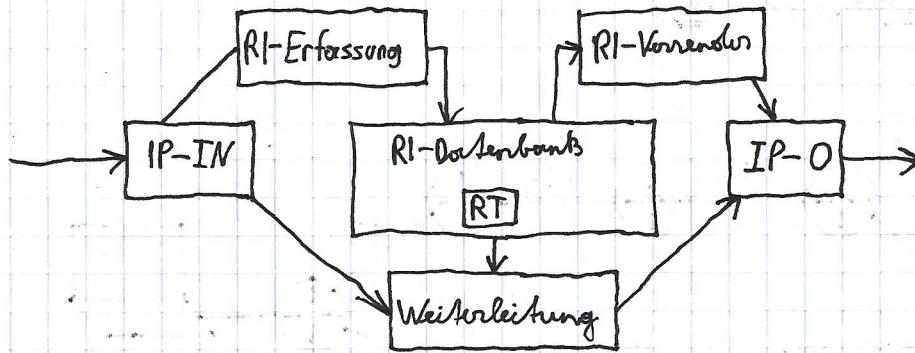
~~IP~~
~~IPX~~
~~APPLE TALK~~

kein Routed Br.:
Ethernet
Net Bios

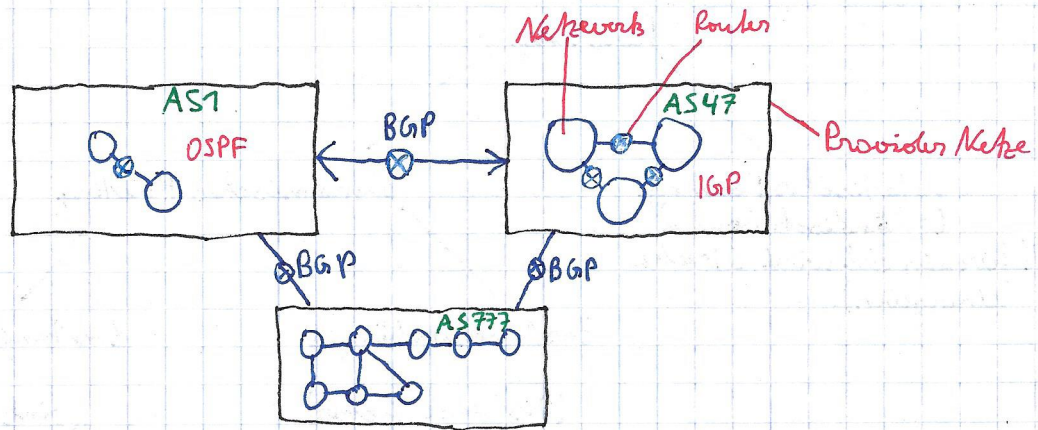
Routing Tabelle:

Netzwerk	Port	Gateway
A	1	R1
B	2	R3
C	2	R3
...	...	...

BSB-Router:



- Weiterleitung nach Routing Tabelle
- RI... Routing Information



Dum

Logikentwurf in VHDL

- Bousys 2 - Board
- XILINX Spartan 3E 100 CP132
↑
Gatteräquivalenten
- 4 PM005 (Schnittstelle)
- 4 Taster
- 4 Skell. 7-Seg.
- PS2 Schnittstelle (5V!)
- VGA (16 Farben)
- 50 MHz Taktergenerator
- 8 Switches + 8 LEDs

für Übung: Webpacks installiert

Webpack Manuals
↳ Public

Automat in VHDL
schreiben?

Digitalent Adept

Reisinger

Analyse Bustiming (Logikanalyse)

Voraussetzung: Befehlsablauf Z80 anhand interner A-chipsetur

Bustiming für Lesen & Schreiben auf RAM-Speicher
I/O-Einheit

(siehe Moodle)

Prior

Oszillatorschaltungen

(Moodle)

- Grundschialtung Oszillatoren
- (nicht-)Frequenzbestimmende Bauteile
- Arbeitspunkt

Geischläger

Embedded Java

Exception

try-catch-Block:

```
try
{
    Thread.sleep(10);
}
catch (Exception e)
{
    System.out.println("Error");
}
```

(moodle!)

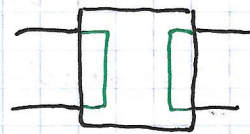
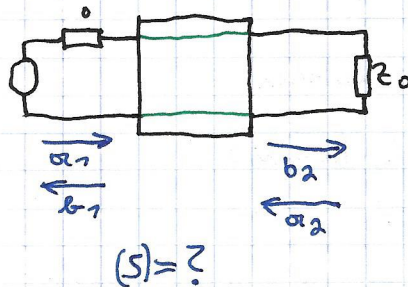
- Was ist das Teil?
- Worum gehts?
- keine Befehle auswendig lernen

BodnerNetzwerkanalyse (moodle)Übung → S-Parameter von 2u.4-Polen bestimmenWH:

- Def. Glg. S-Parameter

$$S_{11} = \frac{b_1}{a_1} \dots$$

- Bestimmen der S-Parameter Matrix für einfache Schaltungen



- Skizzieren eines Smith-Chart und einzeichnen von Impedanzen und Reflektionsfaktoren
- Smith-Chart Vorlage ausdrucken