

V24-Modul

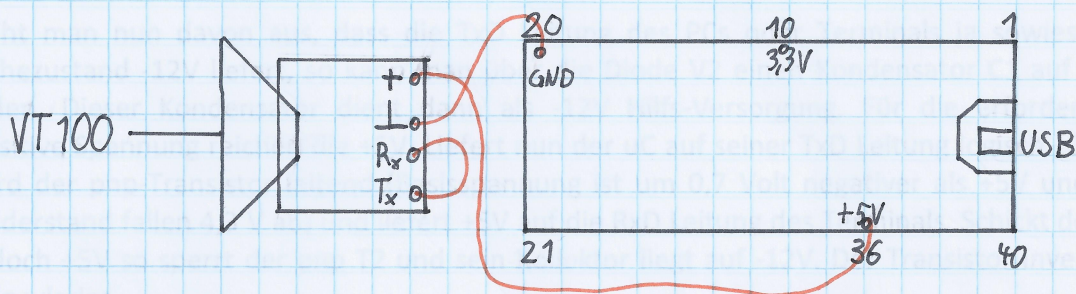
17.09.13

Aufgabenstellung

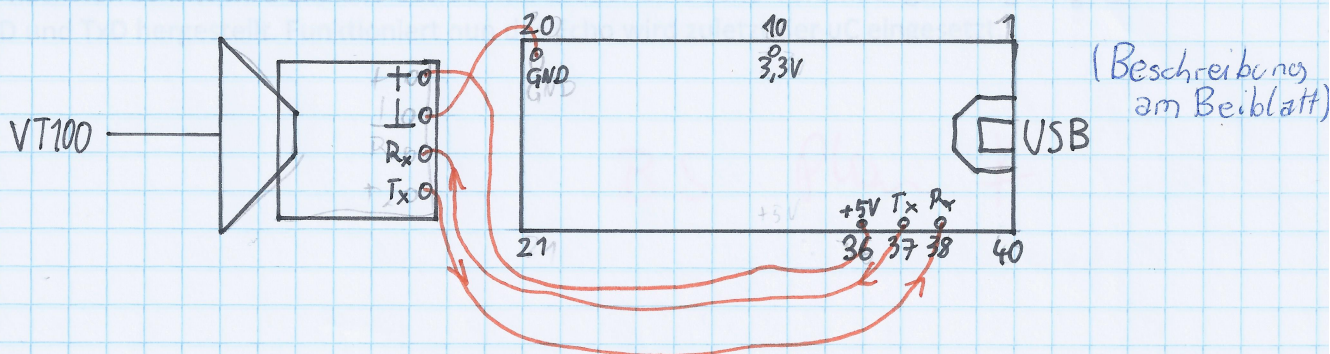
Aufgabenstellung war es, herauszufinden ob das zuvor gelötete V24 I/O Modul funktionstüchtig ist.

Lösung der Aufgabe

Zu Beginn musste das auf ein Steckbrett gesteckte V24 Modul mit dem GND und +5V PIN des DIL-Adapters verbunden werden. Anschließend wurde der Ein- und Ausgang (R_x und T_x) miteinander verbunden („Echo-Loop“).



Wenn man so ein Zeichen eingab, kam das selbe Zeichen zurück. Danach wurde das Modul mit dem Ein- und Ausgang des DIL-Adapters verbunden und mit dem Testprogramm „Kaver“, welches zuvor auf dem Mikrocontroller geflasht wurde, getestet.



Bei der Eingabe eines Zeichens wurde immer das um 1 erhöhte ASCII-Zeichen am Bildschirm ausgegeben („1“ → „2“, „A“ → „B“)

Erkenntnis:

Bei der Überprüfung mit der Echo-Loop und dem Kaver-Programm wurde immer das gleiche Zeichen zurückgegeben. Nach sorgfältiger Suche wurde ein Kurzschluss zwischen R_x und T_x festgestellt. Nachdem dieser